

2024年度
インターンシッププログラム
のご紹介

HIREC株式会社
経営企画部 人事総務グループ
2024年6月

開催日程

A日程：定員5名

2024年8月26日（月）～30日（金） 5日間

B日程：定員5名

2024年9月 2日（月）～ 6日（金） 5日間

応募締め切り：2024年7月19日（金）

※どちらの日程での受講も可能です。

※旅費・交通費：全額支給、宿泊施設：会社にて提供

※ご応募頂いた方には選考の上、結果をご連絡させていただきます。

研修会場：HIREC本社（神奈川県川崎市幸区堀川町）

つくば事業所（茨城県つくば市東新井）

連絡先

〒212-0013

神奈川県川崎市幸区堀川町66番地2 興和川崎西口ビル10F

HIREC株式会社 経営企画部人事総務グループ

水野 実

mn4-mizuno@hirec.co.jpまたは

saiyo@hirec.co.jp

tel:044-201-1512

インターンシッププログラムの全体像
 第1日目・第2日目・第3日目プログラム

日時	午前	午後	習得内容
8月26日(月) 9月2日(月) つくば事業所	<ul style="list-style-type: none"> ・会社概要 ・つくば事業所の紹介 ・部品事業部の紹介 ・半導体製造(宇宙用部品の製造) ・信頼性と品質、宇宙放射線環境 	[放射線評価に関して] <ul style="list-style-type: none"> ・試験計画、治具準備、データまとめと考察 ・放射線施設での放射線管理、試験後の動作確認を想定したLSI測定 	<ul style="list-style-type: none"> ・宇宙用部品の全体的なレクチャー ・〇〇個の粒子が入った前提でエラー発生××回のデータが取れたことを仮定。架空の軌道でのエラー発生率を計算。(または地上でのエラー発生確率を計算) ・放射線照射施設立ち入りには特別の管理が要求されるため、その事例説明とペーパーテスト実施。
8月27日(火) 9月3日(火) つくば事業所	[FPGAに関して] 設計、レイアウト、シミュレーション、実機評価	同左	<ul style="list-style-type: none"> ・FPGAとは何かの講義。 ・開発ツールを使って、実際にFPGA上に機能設計する。論理合成～配置配線～解析(動作検証)の一連の作業を実施する
8月28日(水) 9月4日(水) つくば事業所	<ul style="list-style-type: none"> ・JAXA筑波宇宙センター見学 	<ul style="list-style-type: none"> ・川崎本社へ移動 	

第4日目・第5日目プログラム

日時	午前	午後	習得内容
8月29日(木) 9月5日(木) 本社(川崎)	信頼性品質事業部紹介 品質保証レベル1	信頼性レベル1	宇宙開発関係者に対し実施しているS&MA(Safety&Mission Assurance)研修を受講し、宇宙開発に必要な品質保証と信頼性を確保するための基礎的な知識を習得する。
8月30日(金) 9月6日(金) 本社(川崎)	EEE部品評価	品質検査作業 (基板MIP検査)	<ul style="list-style-type: none"> ・宇宙用部品の規格、非標準部品(NSPAR)申請、民生部品を宇宙用途で使用可能か等の説明 ・製造工程の重要ポイントでHIREC検査支援員がどのようなサポートをしているのか。 基板MIP(Mandatory Inspection Point)検査を体験し、不具合の未然防止・早期発見の必要性の理解を深めてもらう。顕微鏡を用いて表面実装部品のMIP検査の演習を行う。